# Informe GanttProject

Proyecto: Laboratorio 2 Inicio: 9/04/21

Fin: 22/04/21

Organización: Facultad de Ingeniería – UNSJ Página web:

Descripción:

Diseño de Circuitos Lógicos Combinacionales usando únicamente instrucciones concurrentes

Date: 28–abr–2021 21:30:18

|  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| Lista de tareas | | | | | | | | | |
| Nombre | | Fecha de | Inicio | Fecha de | fin | Horas | Duración | Recursos | |
|  | Decodificador 3 a 8 | 9/04/21 | 12/04/21 | | 10 | | 3 | Ing. | Electrónico |
| Decodificador BCD a 7seg | 12/04/21 | 14/04/21 | | 4 | | 2 | Ing. | Electrónico |
| Decodificador Hex a 7seg | 14/04/21 | 15/04/21 | | 2 | | 1 | Ing. | Electrónico |
| Multiplexer | 14/04/21 | 15/04/21 | | 2 | | 1 | Ing. | Electrónico |
| Sistema | 15/04/21 | 17/04/21 | | 3 | | 2 | Ing. | Electrónico |
|  | Finalización de Descripciones | 17/04/21 | 18/04/21 | | 0 | | 1 |  |  |
|  | Informe del Trabajo | 14/04/21 | 19/04/21 | | 16 | | 5 | Ing. | Electrónico |
|  | Presentación Prezi | 19/04/21 | 20/04/21 | | 3 | | 1 | Ing. | Electrónico |
|  | Pruebas Laboratorio | 21/04/21 | 22/04/21 | | 3 | | 1 | Ing. | Electrónico |

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| Lista de recursos | | | | | |
| Nombre | Función | Costo/Hora [Pesos] | Total Horas | Costo Total  [Pesos] | Costo Total + IVA [Pesos] |

Ing. Electrónico Encargado del proyecto

400 43 17200 20812

# Diagrama de Gantt

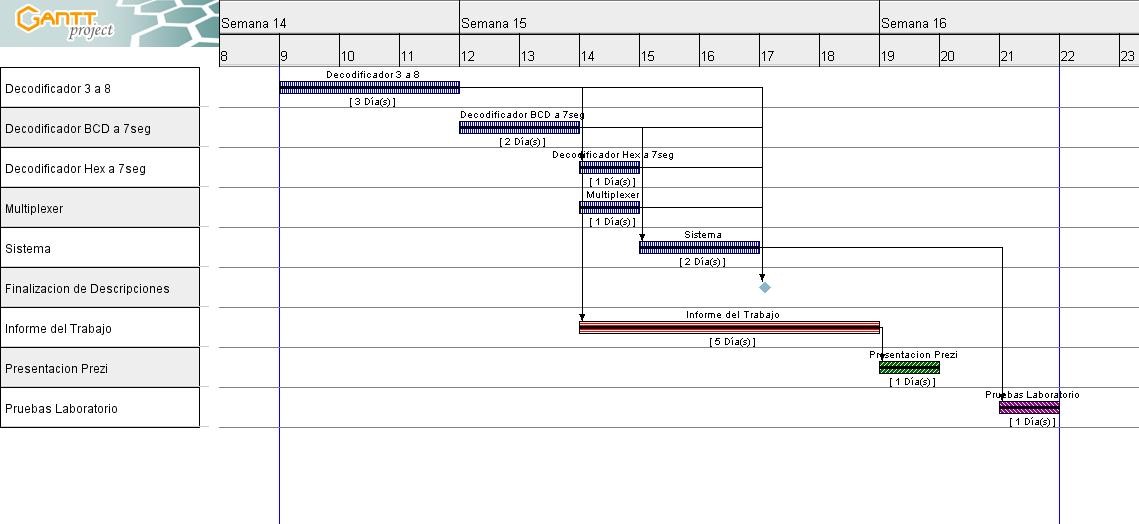


Diagrama de recursos

